

84GDR508SM

■ 外観



■ 特長

- ◆ 508.58MHz±10MHzの入力信号周波数に対応しています
- ◆ 低ジッタ、低ノイズの信号源を内蔵していますので 外部入力信号源と切換え使用できます
- ◆ ナノpsec以下の低付加ジッタ出力、LVDS、LVPECL、LVTTTL 信号形態です
- ◆ CLOCK、TRIGGER、VETO、および 3.3V電源とGNDを 9ピンLEMO (0B.309)コネクタに集合した出力8系統と 予備用モニタ出力 1系統を備えています
- ◆ 入力信号はSMA、出力信号モニタはLEMO (00.250)コネクタ仕様です
- ◆ イーサネット(10BASE-T)により遠隔操作ができます
- ◆ 19インチラック1Uサイズに収納 482(430)mm(W)x317mm(D)x44mm(H)、5kg以下
- ◆ AC100V/500VA 以下

■ 応用

- ◆ RF加速器タイミングトリガ[®]-生成システム
- ◆ RF加速器クック信号生成システム
- ◆ 試験データ収集システム

□ 問合せ先