

## ■ 外観



## ■ 特長

- ◆ 入力238MHzクロック信号に同期した 1428MHz基準信号, 1368.5MHzロー加信号, 238MHz ADC用クロック信号, ならび59.5MHz IF基準信号を生成し出力します。
- ◆ RF基準信号とロー加信号は 前面ならび背面パ 社の両方から配信しています。ADC用クロック信号と基準信号は 前面パ 社から配信しています。
- ◆ 低付加SSB位相雑音出力です。
- ◆ IF出力信号にHAR-LINKコネクタを採用しています。
- ◆ 19インチラック1Uサイズ に収納 482mm (W) x360mm (D) x44mm (H), 5kg以下。
- ◆ 100-240VAC/100VA 以下。

## ■ 応用

- ◆ ストリップ ライン検出器・LLRF信号処理システム
- ◆ RF加速器クロック信号生成システム
- ◆ RF加速器タイミング トリガ ー生成システム

## □ 問合せ先