

ダウンコンバータ・ADC用信号発生器

85SG4760B

外観



特長

- ◆ 入力238MHzクロック信号に同期した 4760MHz基準信号, 4700.5MHz/4720.3MHzローかに信号, 238MHz ADC用クロック信号, ならび59.5MHz/39.7MHz IF基準信号を生成し出力します。
- ◆ 各信号出力の位相タイミングを同期するリセット信号入力を備えています。
- ◆ RF基準信号とローカル信号は 前面ならび背面パネルの両方に配信しています。
- ◆ 低付加SSB位相雑音出力です。
- ◆ IF出力信号にHAR-LINKコネクタを採用しています。
- ◆ 19インチラック1Uサイズに収納 482mm(W)x317mm(D)x44mm(H), 5kg以下。
- ◆ 100-240VAC/100VA 以下。

応用

- ◆ LLRF信号処理システム
- ◆ RF加速器タクロック信号生成システム
- ◆ RF加速器タイミングトリガー生成システム

□ 問合せ先