

■ 外観



■ 特長

- ◆ 入力238MHzクロック信号に同期した 5712MHz基準信号, 5652.5MHz/5672.3MHzローカル信号, 238MHz ADC用クロック信号, ならび59.5MHz/39.7MHz IF基準信号を生成します。
- ◆ 各信号出力の位相タイミングを同期するリセット信号入力を備えています。
- ◆ RF基準信号とローカル信号は 前面ならび背面パッドの両方に配信しています。
- ◆ 低付加SSB位相雑音出力です。
- ◆ IF出力信号にHAR-LINKコネクタを採用しています。
- ◆ 19インチラック1Uサイズに収納 482mm(W) x 317mm(D) x 44mm(H), 5kg以下。
- ◆ 100-240VAC/100VA 以下。

■ 応用

- ◆ LLRF信号処理システム
- ◆ RF加速器クロック信号生成システム
- ◆ RF加速器タイミングトリガ生成システム

□ 問合せ先